

電子回路製作実習のご案内

理学部技術部 電子情報技術室 伊藤、渡部
フロンティア宇宙 LGS 先端技術室 鈴木

以下の通り電子回路実習を開催致します。

・はじめに

今回の実習では、FPGA 評価基板（8月開催予定の「FPGA トレーニングコース」で使用されるものとほぼ同機能です）の製作と **VHDL** と呼ばれる電子回路設計のための言語を用いたソフト開発を通じて、ハンダ付けの基礎技術から FPGA 回路、VHDL 言語の基礎知識までの習得を目指します。

教材としては Xilinx 社製 FPGA, 開発ツール ISE14.7WebPack を予定しています。

・概要

日程：2015年7月7日(火), 8日(水), 14日(火) の 9:00~12:00 (3日間共に午前中のみ)

場所：理学部 E 館 B-122 技術会議室（予定）

定員：8名

→応募多数の場合は抽選とさせていただきます。

→※部局、研究室等の安全講習と、実習初日のガイダンスを受講した方のみ実習を行います。

受講費用：約11,000円/人

→技術職員の場合には、経費負担等について事前に相談させていただきますので、ご連絡ください。

→フロンティア宇宙LGSプログラム生の費用補助予定があります。

※フロンティア宇宙 LGS 学生の単位について

単位取得希望者については出席とレポートによる評価を予定しております。

申込受付期間：2015年6月29日(月) 17:00 まで

申込方法：以下の宛先まで電子メールをお送りください。

e-shop@sci.nagoya-u.ac.jp

→期日厳守とし、上記メールアドレス以外は受け付けません。

→学生は指導教員のメールによる申込以外は受付できません。

受講者への連絡

→最終ページにメールの様式を記載しておきます。

・プログラム (予定)

1日目 7月7日 9時 — 技術部会議室 (E-B122)

ガイダンス (課題や実習の解説)

安全講義

ハンダ付け実習

VHDL (文法に関する講義)

2日目 7月8日 9時 — 技術部会議室 (E-B122)

シミュレーションによる動作確認

実装回路基板の動作確認

3日目 7月14日 9時 — 技術部会議室 (E-B122)

実習課題の完成

質疑応答

・その他

→FPGAの実装を希望される場合には申し込み時にお知らせください。

実施時間その他を調整した上で個別指導します。

→日程が都合付かない場合には別途対応いたします。

→実習で必要となる工具類は初日のガイダンス時に貸し出しますので、基板完成後に返却してください。

→教材等は実習終了後も各自で試験できるよう持ち帰っていただけます。

・各自用意するもの

・ Windows 7以降の Windows OS が動作するノート PC

→ Mac などの環境は開発ツールが対応していない場合があります。ご注意ください。

・ 開発環境の用意

→ 受講者には追って指示いたします。

・ LGS プログラム生の記入例

部局名：理学部

研究室名：名大研

指導教員名：名大 太郎

指導教員の連絡先(内線, メールアドレス)：(1234) meidai@nagoya-u.ac.jp

受講者名：名大 次郎

学年：D1

連絡先(内線, メールアドレス)：5678, jiro-meidai@meidai.nagoya-u.ac.jp

コメント： 例：LGS 生である。日程が合わない、希望日は…

・ その他の希望者の記入例

部局名：理学部

研究室名：全学技術センター (○△学部)

指導教員名：

指導教員の連絡先(内線, メールアドレス)：

受講者名： JIRO U MEIDAI(英語希望)

学年：職員

連絡先(内線, メールアドレス)：5678, jiro-u-meidai@meidai.nagoya-u.ac.jp

コメント：FPGA の実装希望